

## CURRICULUM VITÆ

### DANE KONTAKTOWE

**Łukasz Stanisław Starzak**

tel.: +48 698 999 853

e-mail: lstarzak77@gmail.com



### DANE OSOBOWE

Data urodzenia: 4.11.1977

Miejsce urodzenia: Łódź

Obywatelstwo: polskie

Stan cywilny: wolny

Stosunek do służby wojskowej: uregulowany

### WYKSZTAŁCENIE

- 28.9.2010 *Stopień doktora nauk technicznych w dyscyplinie Elektronika*  
Rozprawa doktorska „Modelowanie półprzewodnikowych przyrządów dużej mocy ze szczególnym uwzględnieniem parametrów przestrzennych struktury” – Politechnika Łódzka, Wydział Elektrotechniki, Elektroniki, Informatyki i Automatyki
- 2001–2006 Studium doktoranckie – Politechnika Łódzka
- 25.9.2001 *Tytuł magistra inżyniera w zakresie Aparatura elektroniczna (z wyróżnieniem)*  
Praca dyplomowa „Zagadnienia modelowania diody PIN w programach CAD” – Politechnika Łódzka, Wydział Elektrotechniki i Elektroniki
- 1996–2001 Studia dzienne magisterskie, kierunek Elektronika i telekomunikacja – Politechnika Łódzka
- 1991–1996 I Liceum Ogólnokształcące im. M. Kopernika w Łodzi, profil matematyczno-fizyczny

### DOŚWIADCZENIE ZAWODOWE

- od 10.2002 Politechnika Łódzka, Katedra Mikroelektroniki i Technik Informatycznych – technik elektronik, starszy referent techniczny, asystent, adiunkt (od 11.2010)
- Pełnione funkcje: kierownik Laboratorium elektroniki mocy, koordynator współpracy z Philips Lighting Polska, opiekun praktyk zawodowych, członek Rady Wydziału (2004–2005), członek komisji przetargowej

### SZKOLENIA

- 2012 *Najczęściej popełniane błędy w zamówieniach publicznych realizowanych w projektach unijnych. Szkolenie dla zaawansowanych – ApexNet, Łódź*

- 2011 *Electromagnetic Compatibility of Integrated Circuits* – Fondation Suisse pour la Recherche en Microtechnique, Neuchâtel, Szwajcaria
- 2002–2003 *Studium Doskonalenia Pedagogicznego* – Politechnika Łódzka; uzyskane kwalifikacje pedagogiczne

## **STAŻE NAUKOWE**

- 2012–2013 Kafedra System Avtomatyzovanoho Proektuvannia, Natsional'nyi Universytet L'vivs'ka Politekhnika, L'viv, Ukraina (3 mies.)
- 2012 Vakgroep voor Elektronica en Informatiesystemen, Universiteit Gent, Gent, Belgia (2 tyg.)
- 2000–2001 Laboratoire d'Analyse et d'Architecture des Systèmes, Toulouse, Francja (6 mies.)

## **KWALIFIKACJE**

- Systemy operacyjne (poziom użytkownika): Microsoft Windows, Linux, Unix
- Programowanie: C, C++, Pascal, assembly, Tcl/Tk; HTML, JavaScript, CSS, PHP, SQL; podstawowa znajomość: Java, Verilog, VHDL/VHDL-AMS; mikrokontrolery Atmel AVR, Texas Instruments MSP, Microchip PIC/dsPIC; sterowniki przemysłowe PLC
- Znajomość oprogramowania: Cadence/PSpice, Altium Designer, Matlab, Scilab, AutoCAD
- Oprogramowanie biurowe: Microsoft Office + Visual Basic, LibreOffice + Star Basic
- Znajomość języków: angielski, ukraiński, francuski – bardzo dobra; rosyjski – dobra; niemiecki, kataloński – komunikatywna
- Umiejętność analitycznego myślenia, zdolności organizacyjne
- Dyspozycyjność, sumienność i obowiązkowość

## **CZŁONKOSTWO W ORGANIZACJACH**

Institute of Electrical and Electronic Engineers (IEEE), Member (od 2005)

## **DZIAŁALNOŚĆ SPOŁECZNA**

2003–2006 Samorząd Doktorantów Politechniki Łódzkiej – wiceprzewodniczący Rady Doktorantów, delegat do Krajowej Reprezentacji Doktorantów

## **ZAINTERESOWANIA**

Turystyka aktywna, historia i kultura Europy Środkowo-Wschodniej, historia Łodzi, malarstwo i architektura XIX/XX wieku, transport publiczny